

勘 误 表

1. P13 页图 1-15“小扳手”上缺了一条指示线，应改成

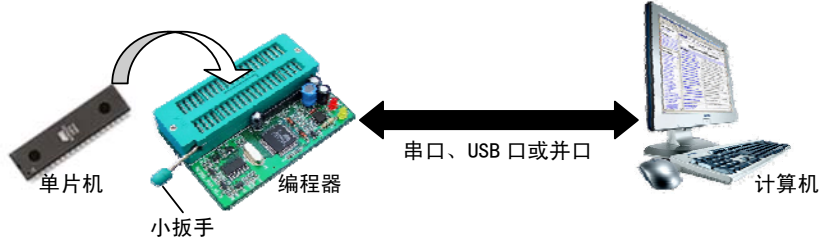


图 1-15 编程器的工作过程

2. P14 页图 1-18 (a) 右上角的“SS”上缺了一条线，应改成

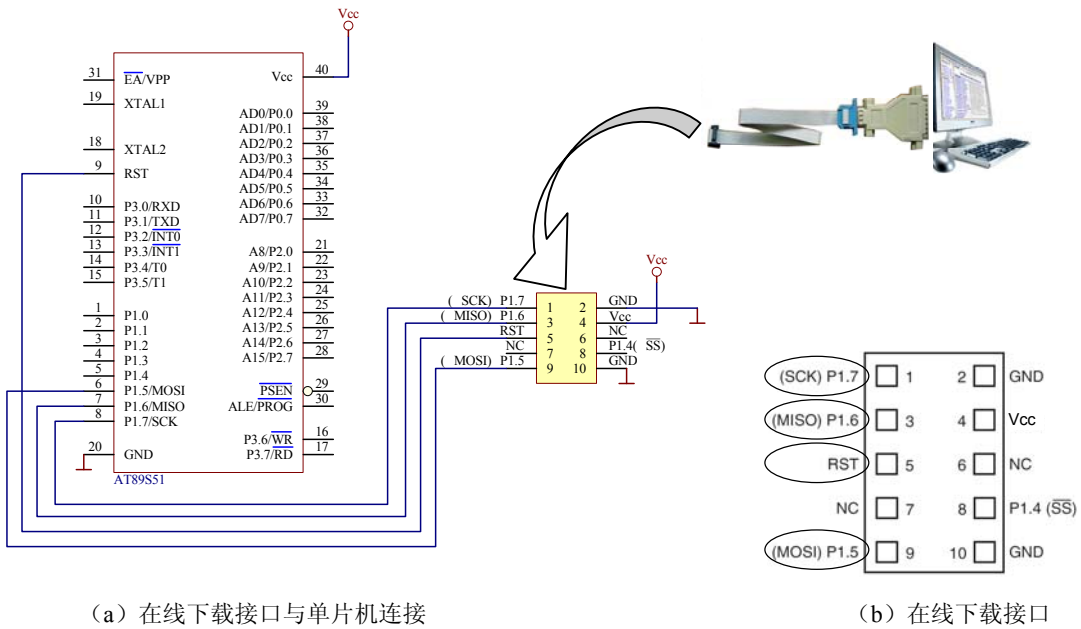


图 1-18 在线下载接口

3. P21 页图 2-2 中间缺内容，应改为

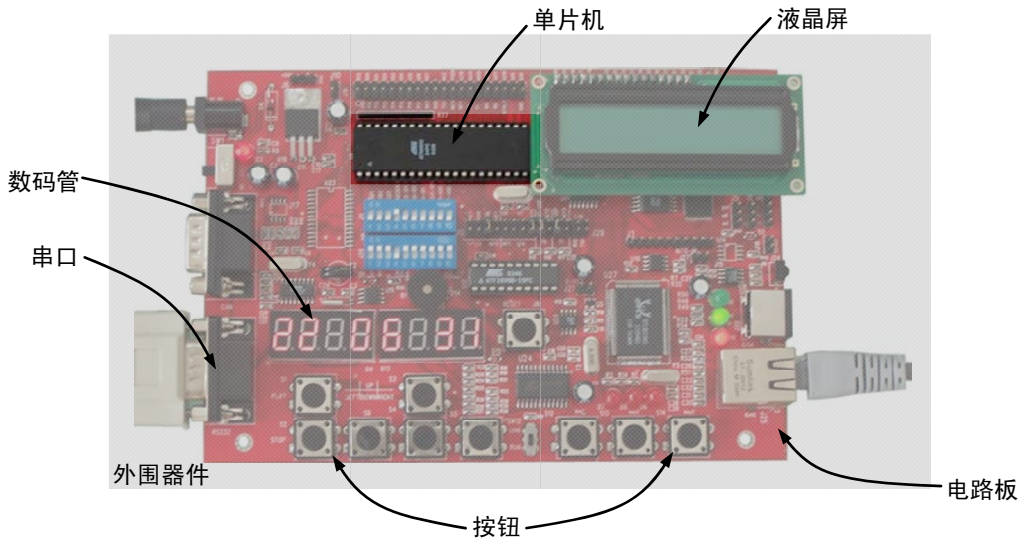
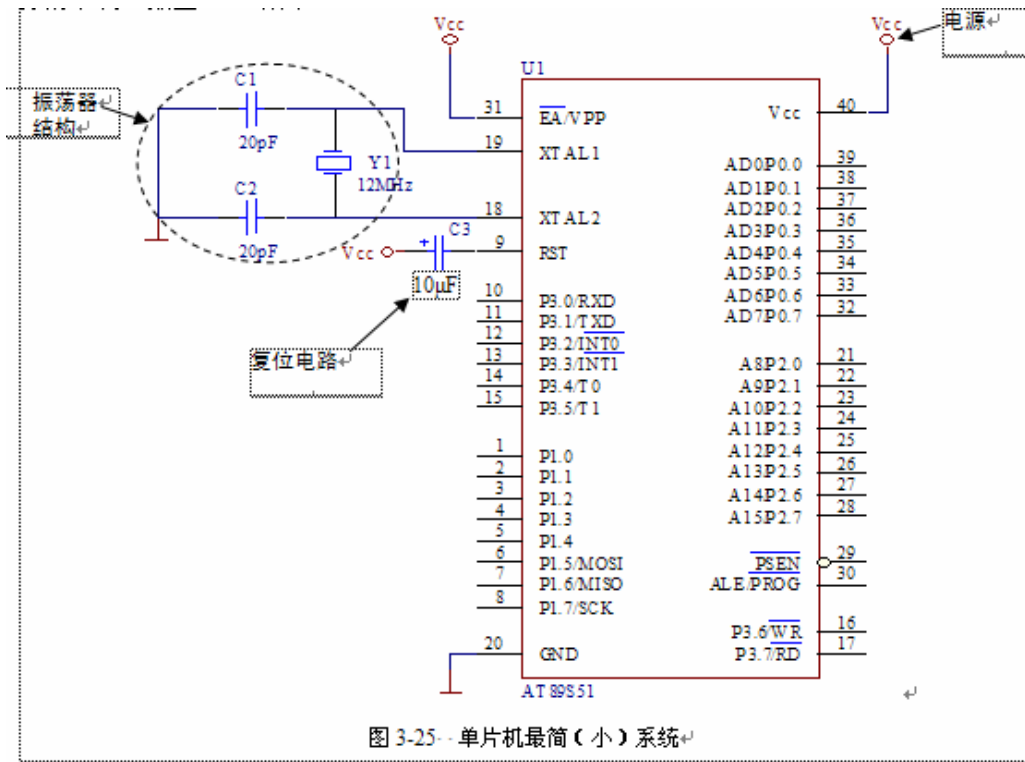
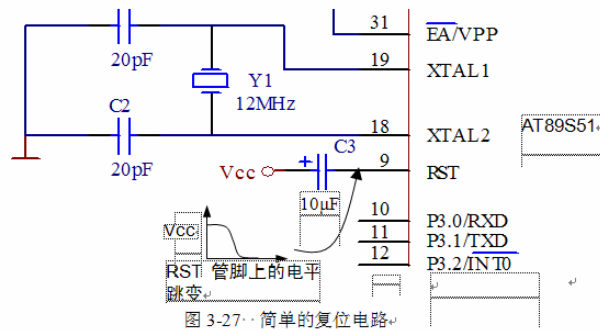


图 2-2 实际电路中的单片机与外围器件

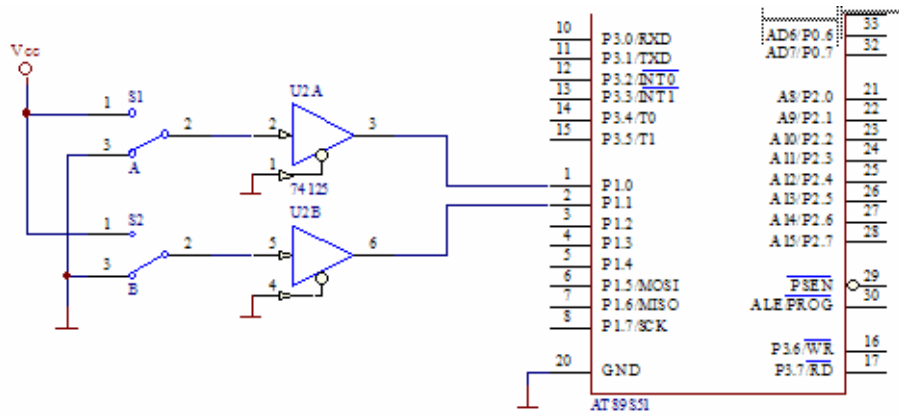
4. P56 页图 3-25 左上角的圆位置错，应改为



5. P58 页图 3-27 左下角的“竖箭头”上缺内容、右下角的“INT0”下面的线错，应改为



6. P79 页图 4-9 (C) 右上角多了一行字，应改为



(c) 缓冲器方案

图 4-9 · I/O 口作为输入的硬件电路方案 (续)

7. P95 页图 4-20 右上角的 R9~R15 和后面的数字之间应有空格，下面的 R1~R8 和后面的数字之间应有空格，应改为

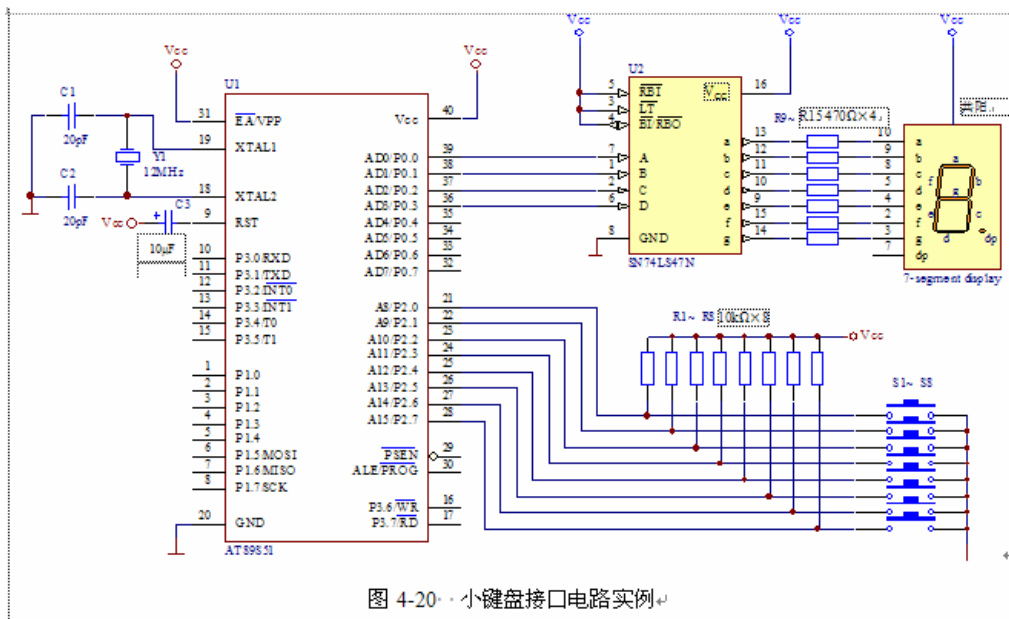


图 4-20 · 小键盘接口电路实例

8. P97 页图 4-24 中间 R1 后面的“竖线”、输入端下面的“点”应去掉，应改为

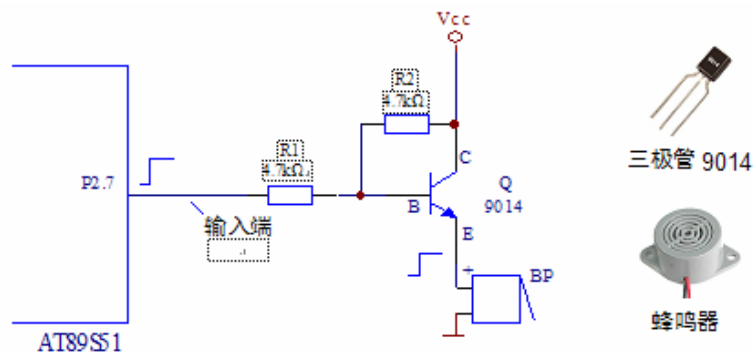
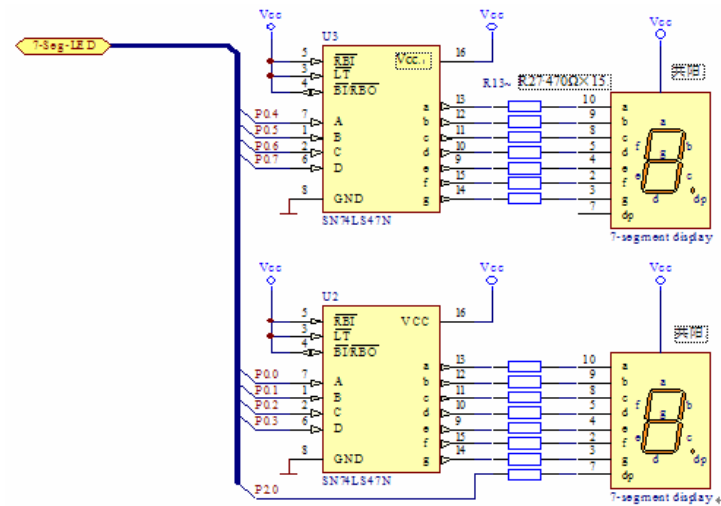


图 4-24 · 蜂鸣器及其驱动电路

9. P98 页图 4-25 (b) 中间的 R13~R27 和后面的数字之间应有空格，应改为



(b) 两位七段数码管和解码器 7447

图 4-25 计时提醒器系统电路图

10. P100 页图 4-26 上的两个圆圈都应圈住 P1.0，应改为

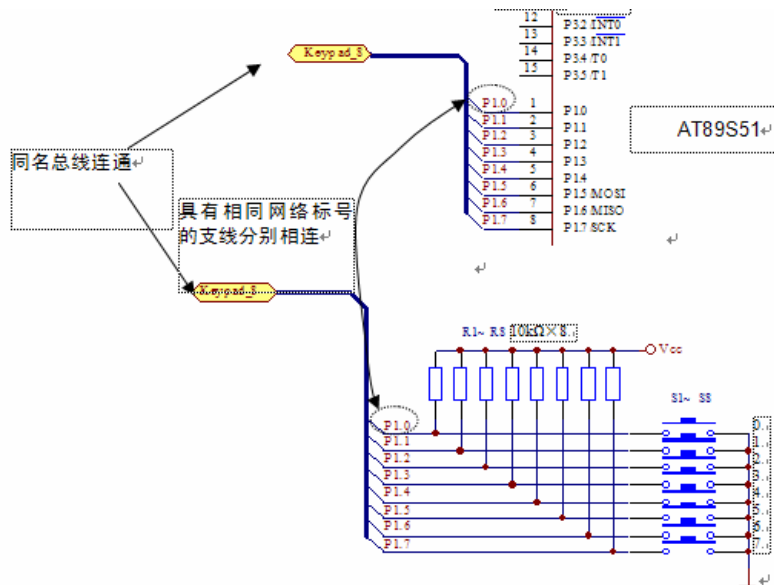


图 4-26 总线的连接

11. P100 页图 4-27 中间的“乘号”显示不全，应改为

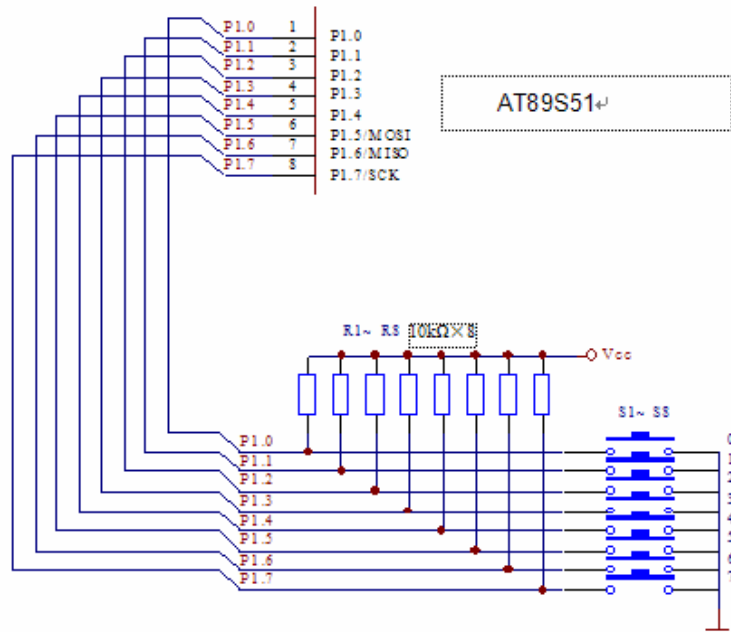


图 4-27 总线的等价画法

12. P120 页图 5-4 最后面的上面第一个“箭头”应为“转弯箭头”，应改为

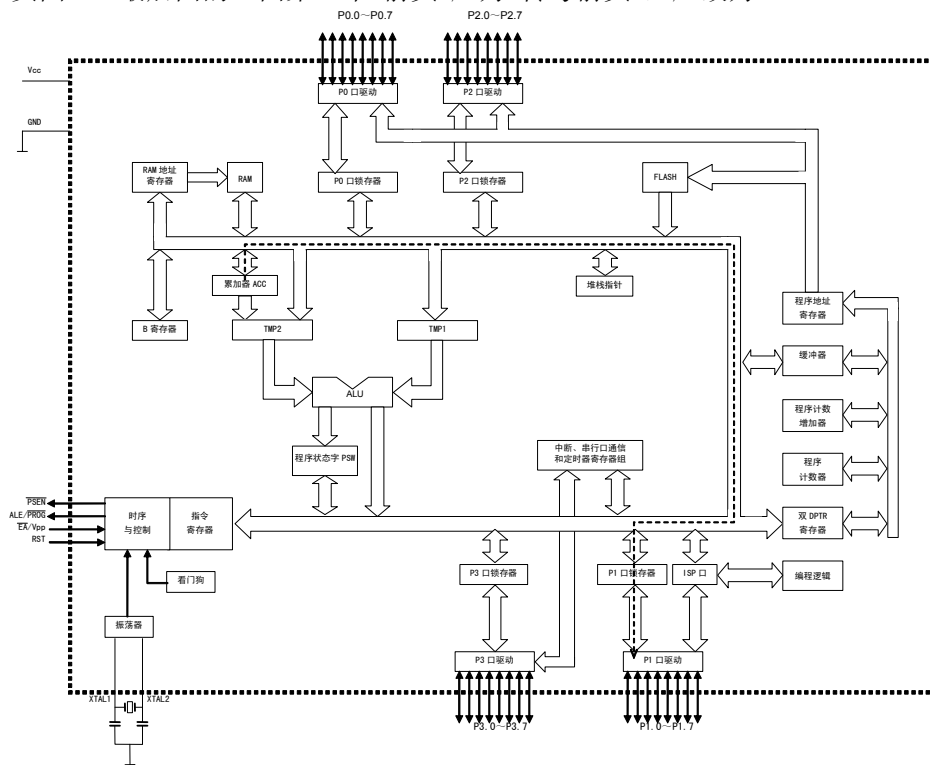


图 5-4 AT89S51 单片机的“解剖结构”

13. P142 页图 5-31 中间阴影部分缺内容，应改为

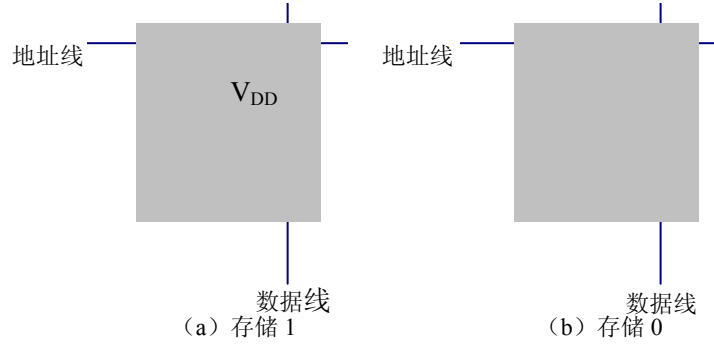


图 5-31 Mask ROM 的存储单元

14. P148 页图 5-38 右面的“封装图”太靠下，“逻辑符号”太靠下，应改为

器件特色:

- 读数据时 5V ± 10% 供电
- 快速访问时间: 45ns
- 低功耗
- 编程电压: 12.75V ± 0.25V
- 编程时间: 100μs/字节
- 电子签名

器件描述:

M27C256B 是一款 256Kbit 的 EPROM, 这个型号的器件有两个等级的产品: 可多次通过紫外线擦写型 (UV) 和只供一次编程型 (OTP), 它特别适用于以 32768 × 8 组织的单片机系统中。

该器件的 FDIP28W 封装提供一个透明的小窗口, 以便使用紫外线照射完成数据的擦除。新的数据的烧入方法可以从本文档中找到。

如果在只需要一次编程的场合, 可以选用以 PDIP32、PLCC32 和 TSOP28 为封装的产品。

M27C256B ← 器件名称: M27C256B

256 Kbit (32Kb × 8) UV EPROM and OTP EPROM

■ 5V ± 10% SUPPLY VOLTAGE IN READ OPERATION

■ FAST ACCESS TIME: 45ns

■ LOW POWER CONSUMPTION:

- Active Current 30mA at 5MHz
- Standby Current 100μA

■ PROGRAMMING VOLTAGE: 12.75V ± 0.25V

■ PROGRAMMING TIME: 100μs/byte (PRESTO II ALGORITHM)

■ ELECTRONIC SIGNATURE

- Manufacturer Code: 20h
- Device Code: 8Dh

Figure 1. Logic Diagram

容量: 256Kbit, 以 32K × 8 组织, 有两种产品 UV EPROM 和 OTP EPROM

封装图: 有 4 种封装: FDIP28W, PDIP28, PLCC32, TSOP28

逻辑符号:

Table 1. Signal Names	
AD0-A14	Address Inputs (地址线)
Q0-Q7	Data Outputs (数据线)
\overline{F}	Chip Enable (器件使能)
\overline{G}	Output Enable (输出使能)
V _{pp}	Program Supply (编程电压)
V _{cc}	Supply Voltage (工作电压)
V _{ss}	Ground (接地)

术语表 管脚分布图

图 5-38 EPROM 27C256 技术文档

15. P164 页图 6-6 中间的线应下调, 11 下面的线应加长, “TXD” 下面的线应去掉, 应改为

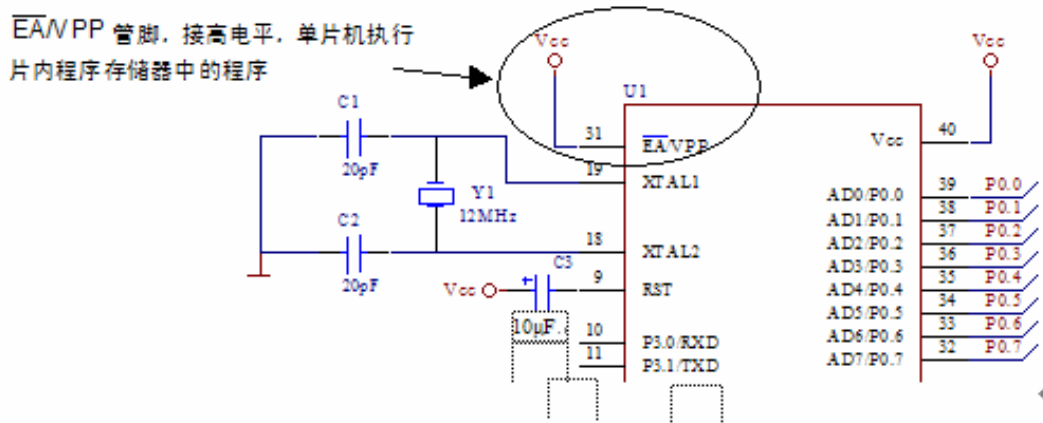


图 6-6 单片机的 EA/VPP 管脚

16. P173 页图 6-14 中“O”改成“Ω”，如

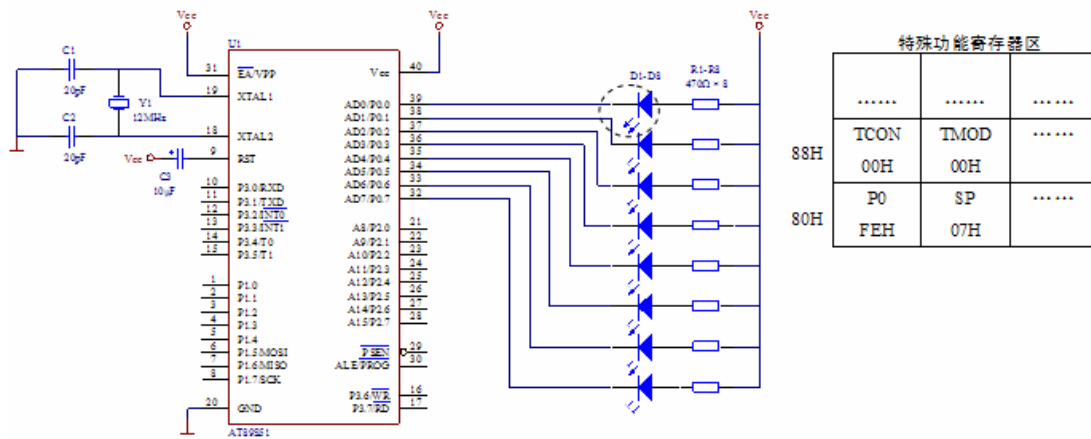
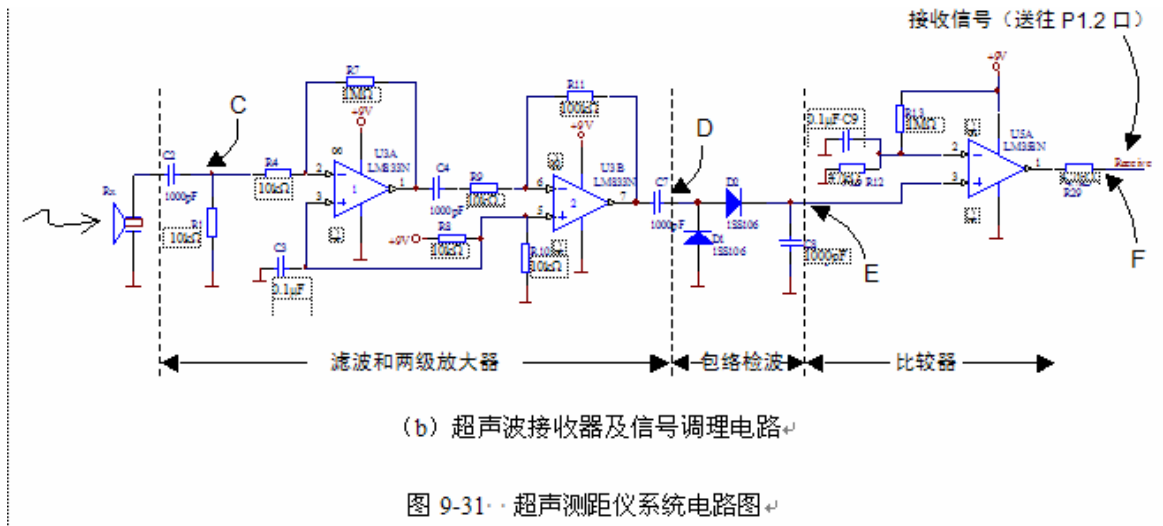


图 6-14 · 特殊功能寄存器位寻址使 P0.0 清 0

17. P281 页图 9-31 (b) 应换图，应改为



18. P284 页图 9-35 中间的 C 和 9 之间、M 和 O 之间应有空格，且“O”改成“Ω”，应改为

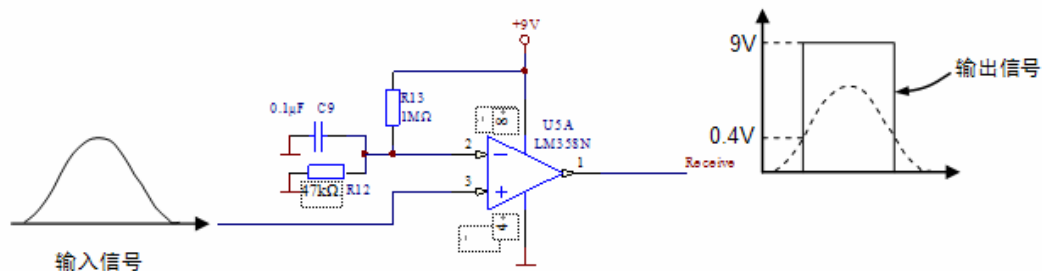


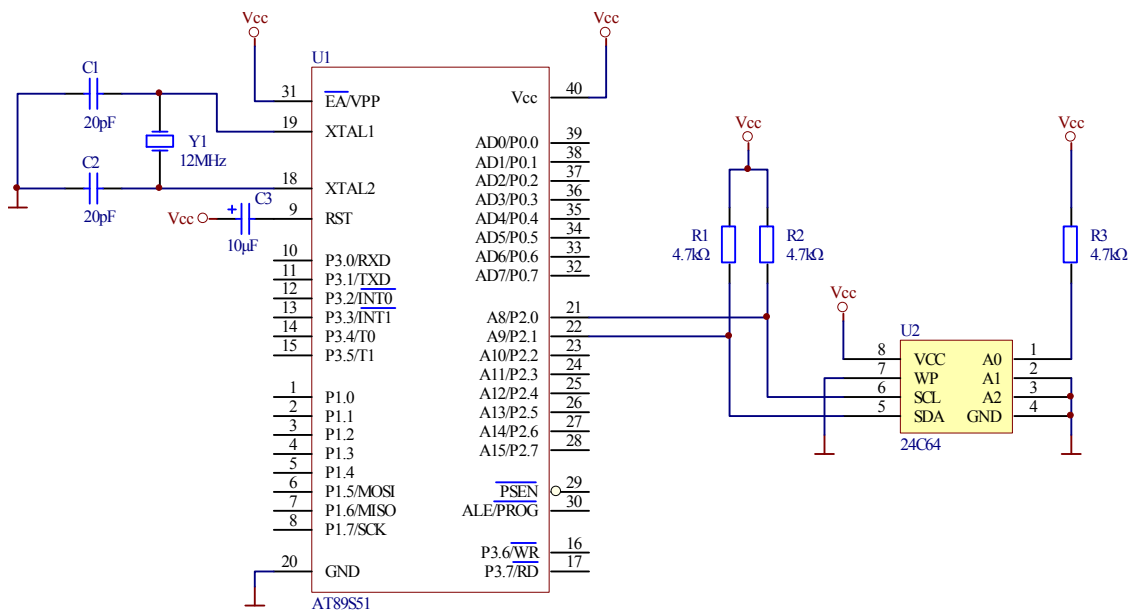
图 9-35 · 比较器

19. P292 页图 9-42 换图，应改为



图 9-42 肖特基二极管 1SS106

20. P295 页图 10-4 (a) 不对，应改为



(a) 串行存储器的接口

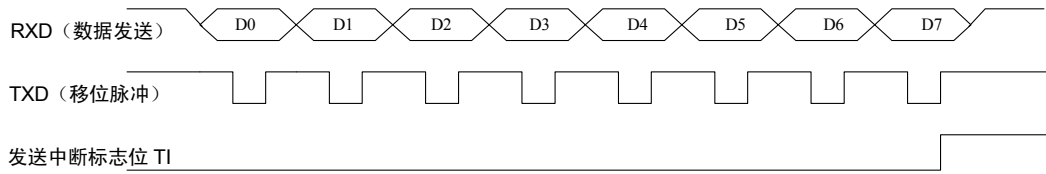
图 10-4 串行和并行存储器与单片机的接口

21. P303 页图 10-10 中间 TI 里的“接收”应改为“发送”，应改为

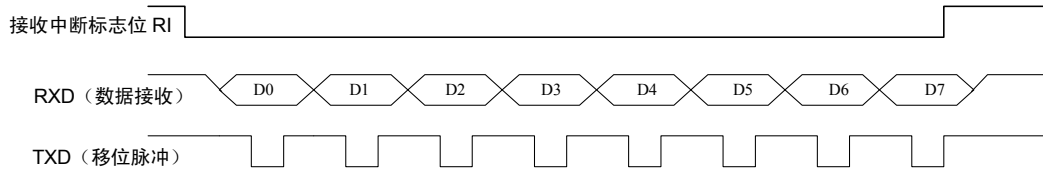
	7	6	5	4	3	2	1	0
	FE/SM0	SM1	SM2	REN	TB8	RB8	TI	RI
	<p>FE/SM0 误帧位 / 串行口模式 0 位。</p> <p>SM1 串行口模式 1 位。</p> <p>SM2 多单片机通信使能位。清 0 屏蔽多单片机通信功能；置 1 使能多单片机在模式 2 和 3，最终在模式 1 下的通信功能。该位应该在模式 0 时清 0。</p> <p>REN 接收使能位。清 0 时关闭串行口的数据接收；置 1 时使能串行口的数据接收。</p> <p>TB8 不常用，可参考附录 14。</p> <p>RB8 不常用，可参考附录 14。</p> <p>TI 发送中断标志位。清 0 以确认中断；模式 0 下第 9 位发送完后，或在其他模式下在停止位开始时，都由硬件置 1 该位。</p> <p>RI 接收中断标志位。清 0 以确认中断；模式 0 下第 9 位接收完后，该位由硬件置 1。其他模式下请参考附录 14。</p>							

图 10-10 SCON 各位的名称和功能

22. P306 图 10-10 中“模式 0”改为“模式 1”，如



(a) 模式 1 下发送时序



(b) 模式 1 下接收时序

图 10-11 模式 1 下接收时序

23. P307 表 10-2 中“0F4H”改成“0F3H”，如

表 10-2 模式 1 和模式 3 下波特率与 TH1 (=TL1) 的计数初始值

波特率	晶振频率 (MHz)	SMOD1 位	Timer 1 工作在模式 2 下载入 TH1 (=TL1) 的计数初始值
600	12	0	0CCH
1200	12	1	0F6H
2400	12	0	0F3H
4800	12	1	0F3H
1200	11.0592	0	0E8H
2400	11.0592	0	0F3H
4800	11.0592	0	0FAH
9600	11.0592	0	0FDH
19200	11.0592	1	0FDH

24. P309 图 10-13 中“O”改成“Ω”，如

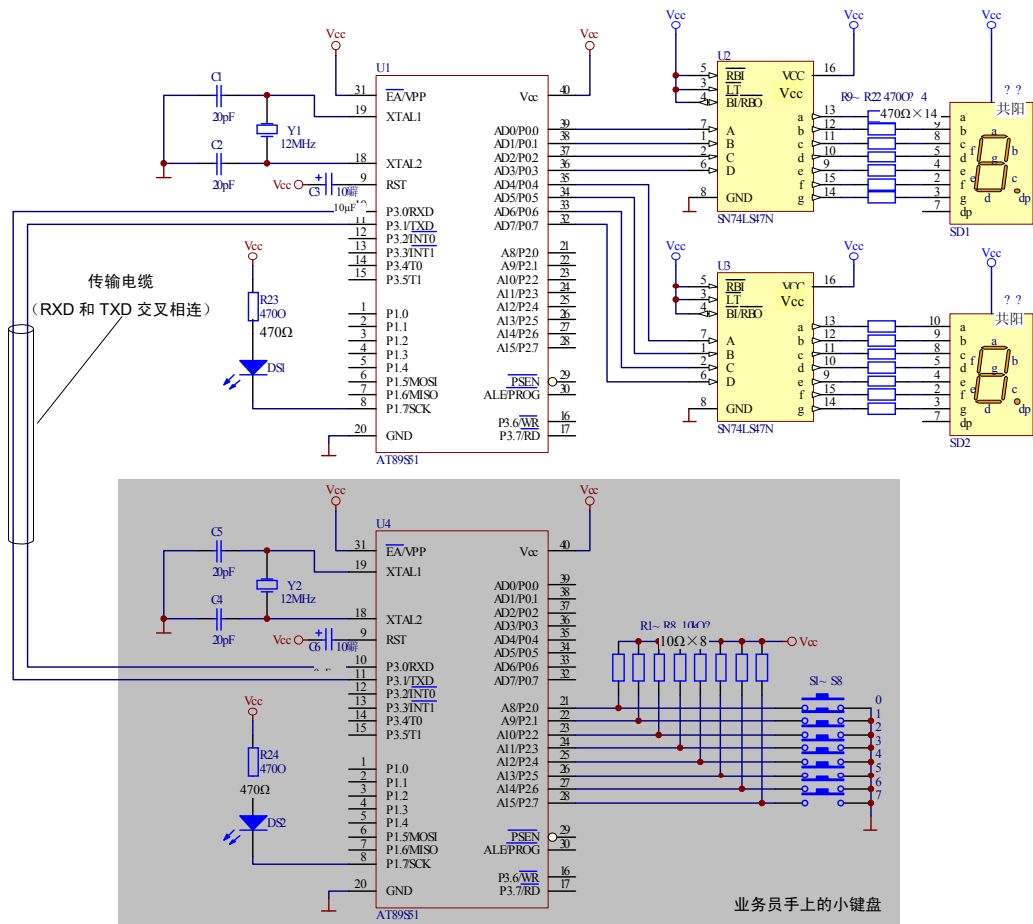


图 10-13 排队呼叫器系统电路

25. P313 图 10-14 中“O”换成“Ω”，如

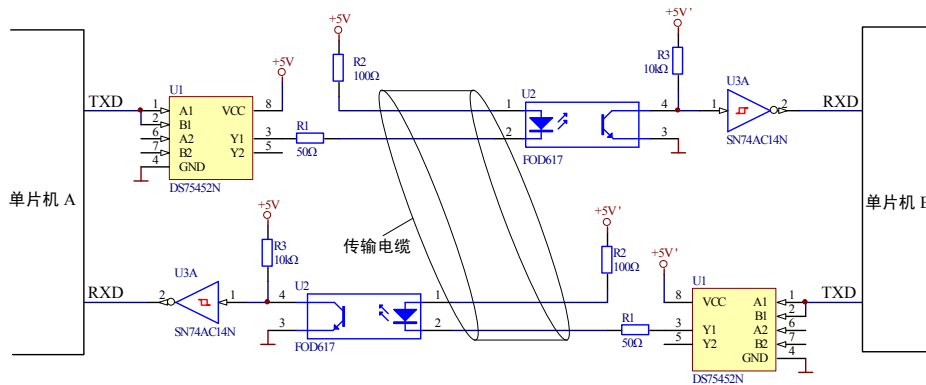


图 10-14 远距离串行通信解决方案

26. P327 图 10-35 错，应换为

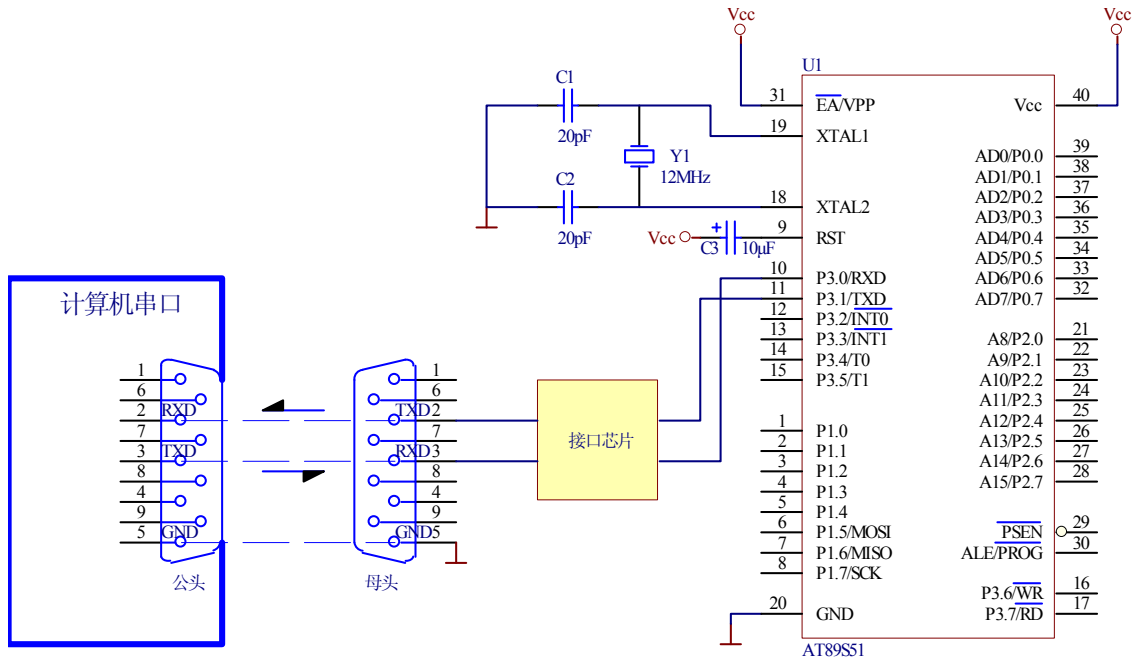


图 10-35 通过 MAX232 实现单片机与计算机串行口连接

27. P337 页图 11-2 中“O”换成“Ω”，如

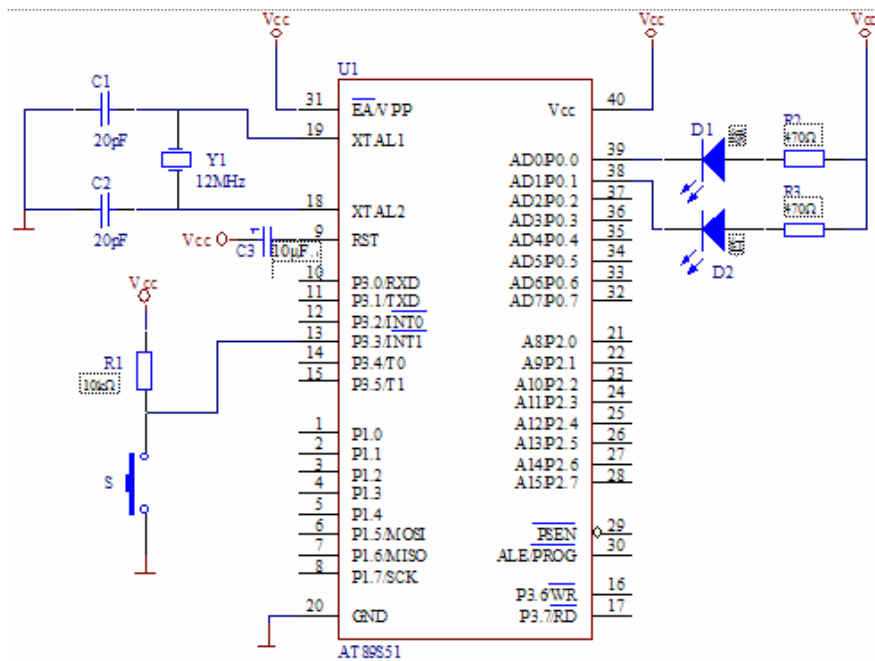


图 11-2·外部中断一例

28. P348 页图 11-11 右边的 Vcc 不清，应改为

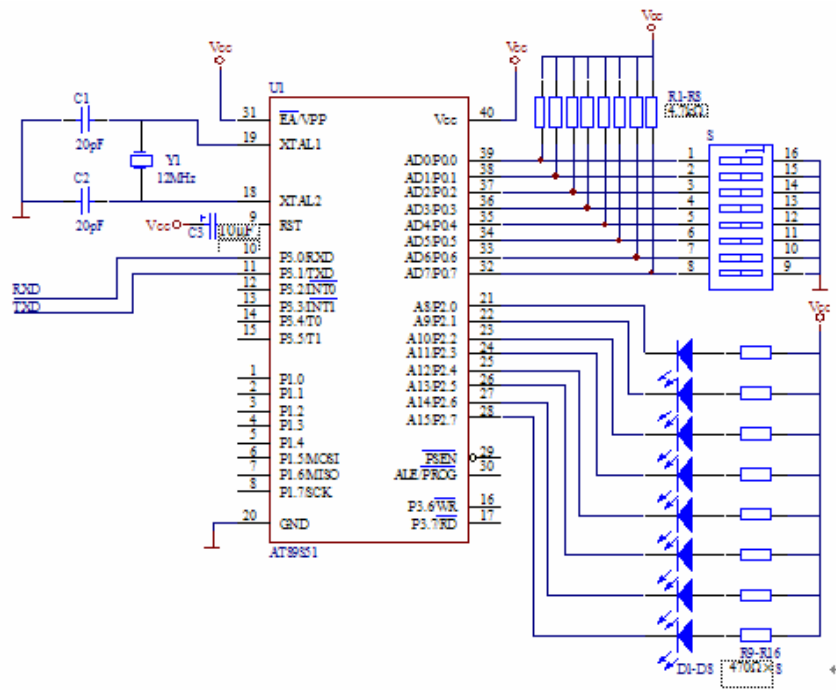
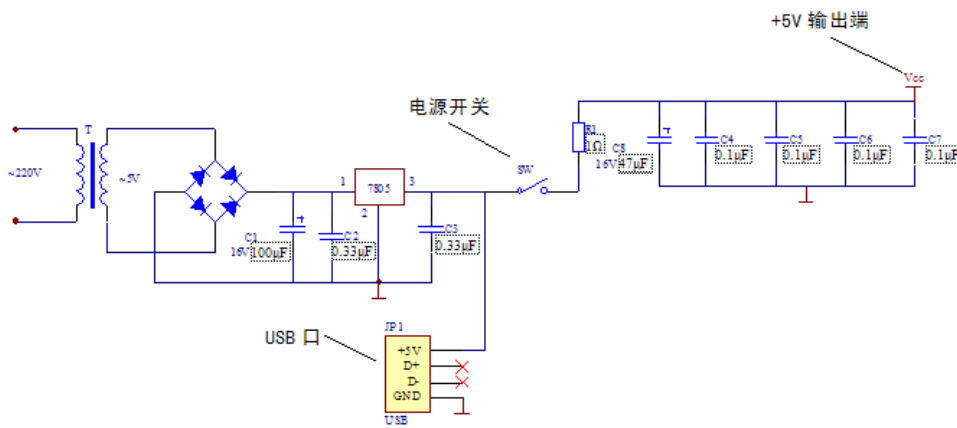


图 11-11 · 单片机串行通信中断例子

29. P416 页附图 12-6 中“O”换成“Ω”，如



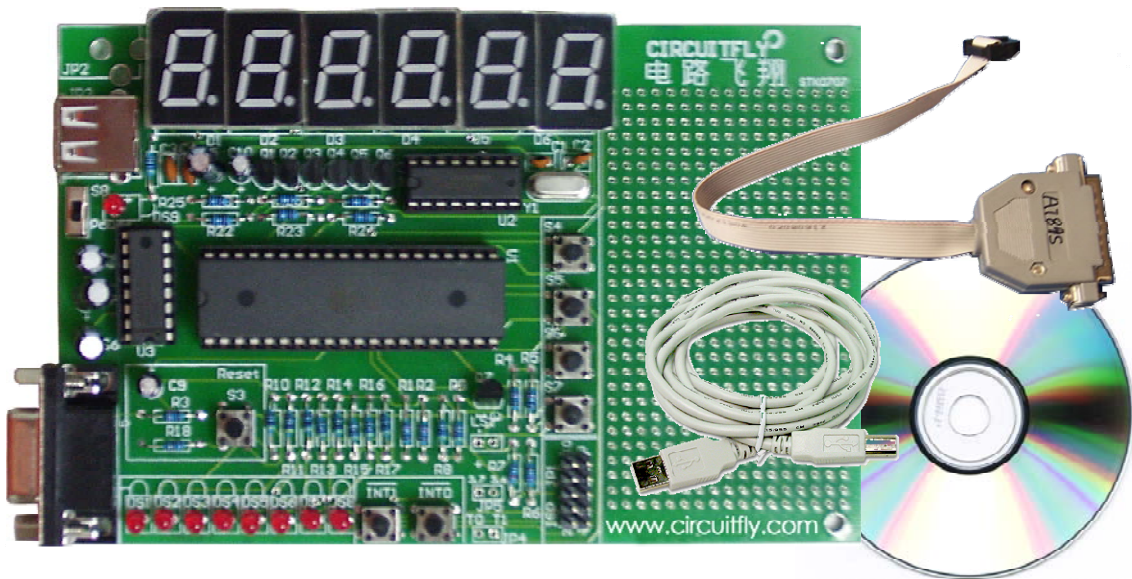
附图 12-6 · USB 电源

30. P423 页附图 14-4，序号 4 下的模式 1 和模式 2 前的数字有错，应改为

7	6	5	4	3	2	1	0
GATE1	C/T1#	M11	M01	GATE0	C/T0#	M10	M00
第几位	位名称	描述					
7	GATE1	Timer 1 门控位 (Timer 1 Gating Control Bit) : 只要 TR1 位被置 1, 清 0 该位就能使能 Timer 1 只有当 INT1 和 TR1 都被置 1 时, 置 1 该位就能使能 Timer 1					
6	C/T1#	Timer 1 定时/计数器选择位 (Timer 1 Counter/Timer Select Bit) : 清 0 时 Timer 1 运行在定时器功能下: 以系统时钟为定时基准信号 置 1 时 Timer 1 运行在计数器功能下: 计算 T1 管脚的电平由高到低负跳变次数					
5	M11	Timer 1 模式选择位 (Timer 1 Mode Select Bits) :					
4	M01	M11 M01 模式 0 0 模式 0: 13 位定时/计数器 (TH1 8 位, TL1 5 位) 0 1 模式 1: 16 位定时/计数器 1 0 模式 2: 8 位自动重载入定时/计数器 (TL1), 在溢出时从 TH1 重载入 1 1 模式 3: Timer 1 停止工作, 保留数值					
3	GATE0	Timer 0 门控位 (Timer 0 Gating Control Bit) : 只要 TR0 位被置 1, 清 0 该位就能使能 Timer 0 只有当 INT0 和 TR0 都被置 1 时, 置 1 该位就能使能 Timer 0					
2	C/T0#	Timer 0 计数/定时选择位 (Timer 0 Counter/Timer Select Bit) : 清 0 时 Timer 0 运行在定时器功能下: 以系统时钟为定时基准信号 置 1 时 Timer 0 运行在计数器功能下: 计算 T0 管脚的电平由高到低负跳变次数					

附图 14-4 定时/计数器模式控制寄存器 TMOD

31. P439 页附图 19-1 有一块阴影, 应该换为



附图 19-1 STK 0707 单片机学习板外观